



## Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

**Tutor/a:** Juan Antonio Jiménez Tejada

**Departamento:** Electrónica y tecnología de Computadores

**Cotutor/a:**

**Departamento:**

**Título:** Modelado de transistores orgánicos de lámina delgada. Aplicaciones en memorias.

**Estudiante:**

### Breve descripción del trabajo a desarrollar por el estudiante:

Recopilación de datos bibliográficos sobre la histéresis en transistores de lámina delgada orgánicos.

Modelado de mecanismos físicos.

Implementación de modelos en simulador.

Análisis de resultados.

Granada, 20 de mayo de 2022

**Juan Antonio Jiménez Tejada**

Firma tutor/es

Firma estudiante