



ugr

Universidad  
de Granada



## Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

**Tutor/a: Luis Parrilla Roure**

**Departamento: Electrónica y Tecnología de Computadores**

**Cotutor/a: Antonio García Ríos**

**Departamento: Electrónica y Tecnología de Computadores**

**Título: Implementación de algoritmos de control en FPGAs**

**Estudiante:**

### **Breve descripción del trabajo a desarrollar por el estudiante:**

En este trabajo se propone el análisis de diferentes algoritmos de control utilizando herramientas informáticas, y su posterior implementación en FPGAs.

Granada,      de                      de

Firma tutor/es

Firma estudiante