



ugr

Universidad
de Granada



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Antonio F. Díaz García

Departamento: Arquitectura y Tecnología de Computadores

Título: Sistema de sincronización de tiempo para en redes de datos basado en FPGA.

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

Las redes deterministas basadas en Ethernet síncrona permiten el enrutamiento de paquetes determinístico de baja latencia y una transmisión con temporización transparente y de alta precisión. Estas redes constan de un nodo maestro (solo uno activo a la vez) que proporciona referencia de tiempo y frecuencia, interruptores interconectados a través de fibras o cobre de par trenzado en topología en estrella y nodos esclavos.

En este proyecto se propone un nuevo sistema basado en FPGA que permita implementar dicho protocolo de referencia temporal.

Granada, 20 de mayo de 2019

Firma tutor/es

Firma estudiante