



ugr

Universidad
de Granada



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Carlos Navarro Moral

Departamento: Electrónica y Tecnología de Computadores

Cotutor/a: Luca Donetti

Departamento: Electrónica y Tecnología de Computadores

Título:

Simulación de celdas de memoria en materiales III-V

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

En este proyecto se pretende realizar el estudio vía simulación TCAD de celdas de memoria semiconductoras sin condensador (1T-DRAM) en materiales III-V. Se contemplarán distintas arquitecturas existentes en silicio y materiales III-V así como heteroestructuras.

Granada, 19 de Mayo de 2018

Firma tutor/es

Firma estudiante