



ugr

Universidad  
de Granada



## Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

**Tutor/a: Luis Parrilla Roure**

**Departamento: Electrónica y Tecnología de Computadores**

**Cotutor/a: Antonio García Ríos**

**Departamento: Electrónica y Tecnología de Computadores**

**Título: Optimización de algoritmos de cómputo de la raíz cuadrada sobre FPGAs**

**Estudiante:**

### **Breve descripción del trabajo a desarrollar por el estudiante:**

El objetivo de este Trabajo es la optimización de algoritmos para el cálculo de la raíz cuadrada para su implementación sobre dispositivos reconfigurables. El estudiante deberá optimizar algoritmos ya existentes y desarrollar nuevas alternativas a los mismos, procediendo a su implementación mediante VHDL en FPGAs para realizar una comparación de área ocupada y prestaciones.

Granada,      de                      de

Firma tutor/es

Firma estudiante