



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Luis Parrilla Roure

Departamento: Electrónica y Tecnología de Computadores

Cotutor/a: Diego Pedro Morales Santos

Departamento: Electrónica y Tecnología de Computadores

Título: Control de convertidores DC-DC utilizando FPGAs

Estudiante: José Otero Vera

Breve descripción del trabajo a desarrollar por el estudiante:

Se abordará el control de convertidores DC-DC utilizando una placa basada en FPGAs.

Granada, 24 de Mayo

de 2017

Firma tutor/es

Firma estudiante