Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Encarnación Castillo Morales **Departamento: Electrónica y Tecnología de Computadores**
Cotutor/a: Antonio García Ríos **Departamento: Electrónica y Tecnología de Computadores**

Título: Desarrollo de módulos aritméticos BCD

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante: El auge de sistemas para IoT (*Internet of Things*) y de las aplicaciones financieras automáticas (*automatic trading*) ha hecho resurgir el interés por la implementación de módulos digitales para aritmética decimal. El objetivo de este Trabajo Fin de Grado es en consecuencia el desarrollo de módulos aritméticos decimales, con especial atención a la multiplicación de dígitos BCD (*Binary-Coded Decimal*). El estudiante revisará el estado del arte y realizará la descripción en VHDL de los módulos propuestos, además de la verificación de los mismos mediante simulación. Finalmente, se procederá a su implementación sobre dispositivos reconfigurables.

Granada, de de

Firma tutor/es Firma estudiante