



ugr

Universidad
de Granada



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Encarnación Castillo Morales

Departamento: Electrónica y Tecnología de Computadores

Cotutor/a: Antonio Lloris Ruiz

Departamento: Electrónica y Tecnología de Computadores

Título: Diseño e implementación en FPGA de un algoritmo para la multiplicación de dígitos BCD

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

En este trabajo se propone el diseño de un multiplicador de dígitos BCD y su posterior implementación en una FPGA utilizando VHDL. El diseño estará orientado para optimizar el área ocupada. En primer lugar se realizará el diseño de un multiplicador de un dígito BCD y después, utilizando como bloque principal este multiplicador, se abordará el diseño de un multiplicador de más de un dígito.

Granada, de de

Firma tutor/es

Firma estudiante