



ugr | Universidad
de **Granada**



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Juan Antonio Jiménez Tejada

Departamento: Electrónica y tecnología de Computadores

Cotutor/a: Pilar López Varo

Departamento: Electrónica y tecnología de Computadores

Título: Modelado de la histéresis en transistores orgánicos. Aplicaciones en memorias.

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

Recopilación de datos bibliográficos sobre la histéresis en transistores de lámina delgada orgánicos.

Modelado de mecanismos físicos.

Implementación de modelos en simulador.

Análisis de resultados.

Granada, de mayo de 2016

Juan Antonio Jiménez Tejada
Pilar López Varo

Firma tutor/es

Firma estudiante