



ugr | Universidad
de **Granada**



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Luis Parrilla Roure

Departamento: Electrónica y Tecnología de Computadores

Cotutor/a: Encarnación Castillo Morales

Departamento: Electrónica y Tecnología de Computadores

Título: Diseño de una mota sensora basada en FPGA

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

Se propone el diseño de una mota sensora utilizando como elemento de procesamiento una FPGA. La mota dispondrá además de los convertidores necesarios para dotarla de distintos tipos de sensores y la posibilidad de utilizar distintos estándares de radio para su interconexión.

Granada, de de

Firma tutor/es

Firma estudiante