



ugr

Universidad
de Granada



Propuesta de Trabajo Fin de Grado en Ingeniería Electrónica Industrial

Tutor/a: Encarnación Castillo Morales

Departamento: Electrónica y Tecnología de Computadores

Cotutor/a: Antonio Lloris Ruiz

Departamento: Electrónica y Tecnología de Computadores

Título: Diseño e implementación en FPGA de un algoritmo para la raíz cuadrada

Estudiante:

Breve descripción del trabajo a desarrollar por el estudiante:

En este trabajo se propone el diseño de un core en coma flotante que realice la raíz cuadrada y su posterior implementación en una FPGA utilizando VHDL. Se realizará un estudio previo de los algoritmos existentes y se realizará un diseño que optimice área y/o velocidad.

Granada, de de

Firma tutor/es

Firma estudiante